JP59175217A Page 1 of 1

Original document

TOUCH SWITCH

Publication JP59175217 (A)

Publication date:

1984-10-04

Inventor(s):

HARADA YUTAKA +

Applicant(s):

TOSHIBA KK +

Classification:

H01H36/00; H03K17/96; H01H36/00; H03K17/94; (IPC1-

DP3034257 (B)

Also published as:

7

7): H01H36/00

H03K17/96C JP19830049946 19830325 DP1672234 (C)

- European: Application number:

Priority number(s): JP19830049946 19830325

View INPADOC patent family

View list of citing documents

Abstract of JP 59175217 (A)

Translate this text

14

PURPOSE:To detect securely and safely the touch of a human body by using an oscillating circuit which is normally in an oscillation state and stops oscillation by variation in its input impedance once the human body touches a contact plate. CONSTITUTION:When the human body touches the contact plate 20, a signal is inputted to the oscillation circuit 21 through an input resistance 33 and the oscillation stops. Then, the output V1 of the circuit 21 is passed through a band-pass filter 22 to obtain an output V2, which is compared with a comparison voltage VS by a comparing circuit 23, whose output V3 is inputted to a smoothing circuit 24; The output V4 of the circuit 24 becomes smaller than the predetermined trigger voltage of a one-shot circuit 25, whose output voltage V5 becomes a positive bus voltage P for a predetermined time, so that a driving transistor 35 generates a detection output. Therefore, there is no electric shock because no AC bias is used, and the detection signal is obtained securely for the specific time in high safety without any electrostatic shock

(B) 日本国特許庁 (JP)

11)特許出願公開

⑩公開特許公報(A)

昭59—175217

⑤ Int. Cl.³
H 03 K 17/96
H 01 H 36/00

識別記号

庁内整理番号 7105-5 J C 7184-5G ⑥公開 昭和59年(1984)10月4日

発明の数 1 審査請求 未請求

(全 6 百)

60タツチスイツチ

②特 願 昭58-49946 ②出 願 昭58(1983)3月25日

⑩発 明 者 原田豊

東京都府中市東芝町1番地東京 芝浦電気株式会社府中工場内

①出 願 人 株式会社東芝 川崎市幸区堀川町72番地

個代 理 人 弁理士 鈴江武彦 外2名

明 細 相

1. 発明の名称

タッチスイッチ

2. 特許請求の範囲

3. 発明の詳細な説明

[発明の技術分野]

 第1回に示すように触板 10、入力コンデンサ 11、バイアス抵抗12、入力過電圧保護用ダ イオード13、14、咸旺調整用ポリューム 15、演算増編器16、パイアス用トランス 17、このトランス17を付勢する電源18に より構成されている。このような構成のものに おいて、人が触版10に触れると、触版10と アースとの間に形成される浮遊静電容量を通し て催圧が、触板10亿入力され、その電圧は、 滞貨塘幅器16の入力抵抗が非常に高いので、 入力コンデンサー1とバイアス抵抗12により 分圧され、入力電圧 Vb として演算増幅器 1 6 の 反転入力強に入力される。入力電圧 Vb が感度調 幣用ポリューム 1 5 により、あらかじめ設定さ れたコンパレータ電圧Voより高くなると、演算 増幅器 1 6 により構成された反転比較回路によ り、 演 鍾 増 幅 器 1 6 の 出 力 電 圧 V。は、正母 線 P より負母線Nの能位となり、模出信号として図 示したい制御装置へ出力される。前配入力電圧 Vh とコンパレータ電圧 Vn との関係は第2図のよ

りになる。なおRは登録信号、COMは共通母線 (零母線)を示している。

ととろが、とのタッチスイッチの周囲の誘導 電圧が弱かったり、手袋等の絶縁物を通して触 板10に触れても、タッチスイッチとしての機 能を十分にはたす為に第1図、第3図の如く共 通母級 COM は、交流電源 1 8 に接続されたバイ アス用トランス11により、交流パイアスされ ている。ペイアス用トランス11から出力され た 交流 バイアス 蟹圧により、バイアス抵抗 12、 入力コンデンサ11、人体の容量19、アース を通り、バイアス観流が流れる。このバイアス 電流により、負の半サイクルに於いて、バイア ス抵抗 12の両端に正のパイアス電圧Vbが現わ れる。故に前記と同様に、第2凶の如くバイア ス電圧Vbが、前記コンパレータ電圧Vbを越える と、演算増編器 1 6 の出力電圧 Voは、負母級 N の電位となり、検出信号となる。前記の如く、 交流 バイアス回路を付加した為に 演算増幅器 16の出力信号である輸出信号を、他の直接ア

- スされた制御回路と、直接、接続できず、電 源上、分離しなくてはならない。 故に電源系統 が複雑になる。又、入力コンデンサ11が始終 故障を生じると当然、人が触板10に触れた時、 交流パイアスにより、人体に多くの電流が流れ 感覚ショックを感じ、非常に危険である。又、 タッチスイッチの取付け時や、感度調整用ポリ ューム 15 による感度調整時に於いて、顕彰前 が誤って触板10以外の部分へ触れると、前記 と同様に交流バイアスにより、人体に多くの電 流が流れ危険である。又、タッチスイッチと制 御装置との距離が長い場合、つまり、配線距離 が長くなると配線間の浮遊容量により、交流パ イアスの負荷インピーダンスが小さくたり、バ イアス用トランス11の容量が大きくなり、大 変不経済となる。

「発明の目的)

本発明は、彼来のタッチスイッチの不具合を 解消でき、それに加え、安全でかつ、確果な検 出の可能なタッチスイッチを提供する事を目的

とする。

(発明の概要)

本発明はかかる目的を達成するため、 触収、 との触板に制限抵抗を直列に介して提供されそ の入力インピーダンスの変化により発援動作を 停止する発掘回路、その出力とあらかじめ決め られた低を比較する比較回路、その出力により 被板に人体が触れたことを検出すると一定時間 検出信号を出力する回路により構成することを 郷粉としている。

「発明の実施例〕

以下本発明によるタッチスイッチの一実施例 を第4図により説明する。

期4回に示すタッチスイッチの国路は、触板20、正,負無網P,N間に関示極性にして接続された入力適電圧保験用ダイオード31,32、 競板20とこのダイオード31,32の接続間 に接続された入力透抗33、この入力抵抗33 を介して電圧が加えられる発掘国路21、この 発掘回路21の出力V,が加えられるペンド4 スフィルター22、、このパンドパスフィルター22の出力Vaと可要抵抗器37から取出された差単位EVeとを比較する比較回路23、この比較回路の出力Vaが加えられるフィ、ンの予律回路24、このワンショット回路25、このワンショット回路25の出力V。が不一ス電旋制級抵抗34を介してペースに加えられるドライブ用トランジスター35、このトランジスター35のエミッターコングスター間に接続された出力適能圧保護用案子(例えば両方向性マェナーダイオード)36に

第5回は、上配発独回時210幹細図を示す もので、この回路は、いわゆるウィーンブリッ 少発張回路を形成している。すなわち、この発 振回路21は第5回に示すように演算増展3 47の正転入力端子1と共適電位線CMとの間 に抵抗41とコンテンサ42とを並列に提続す と共に、演算増編器47の正転入力端子1と 出力端子3との間にコンテンサ43と低标44 とを直列に接続し、また反転入力端子2と共通 電位線 COM との間に抵抗15を接続すると共に 反転入力端子2と出力端子3との間に抵抗46 を接続する構成としたものである。なお、演算 場幅器47の電源端子7,4は、正母綴P、負 母級Nに接続されている。

而して第5回に於いてそれぞれの抵抗値及び 容量を下記の如くとすると、

ウィーンブリッジ回路の発振条件は下記の如く なる事が知られている。

$$1 + \frac{R_4}{R_2} \ge 1 + \frac{C_2}{C_1} + \frac{R_1}{R_2}$$
 - (1)

つまり、(1) 式に於いて各抵抗値 , 容量を選ぶ 事により、この条接回路を条据させたり停止さ

して、前配発掘回筋21に信号が入力され、前配の如く発掘が停止する。するとその時の出力 V1はペンドペスフィルター22により雑音成 分が除去されて比較回路29に入力される。これは、外部から触数20に数 等される被音能による限動作を防ぐ為に、解る図に示す特性の 付款の外を強適できるペンドペスフィルター としてある。

比較回転23は、2つの人力第子があり、一方には、物配発張回路21の出力がペンドイスフィルター22を迫して、V2として入力される。他方には、可変無抗数37によりあらかじめ数定されたV。が入力される。

比較固格 2 3 の出力電圧 V a は、前記 V a が V a I b 大きくなると負母線 N になる。つまり、 人が散報 2 のに触れると発 証固路 2 1 にて、発 数が停止して、V a は共通 母線 COM になる。 V a はあらかじめ、共通 母線 COM より低く設定し ているのでそれた、正母線 P と負母線 N に交互 せたりする事ができる。 なお、 ことで示す発振 回路 2 1 の入力 端子を X とし、出力 端子を Y と する。

次に上配のように構成されたタッチスイッチの作用を銀、7 図を参照して設明する。今、前記のウィーンブリッグ発扱回路 2 1 の正転入力為子 1 をタッチスイッチの放板として使用し、人体が粗板に触れると、第 5 協能 5 関にて破解になるのが振地されているため 8 5 関にて破解にて示す様に等価的に抵抗 4 8、コンデンサイタが接続された事になる。

つまり、抵抗48により抵抗41の抵抗値 R:は小さくなり、一万コンテンサ49により、 コンデンサC:の容量は大きくなる。とれは、 朝記(1)式の右項を大きくする。

そとで、通常時、訓配(1)実の免扱条件を満足し、人が正転入力油子」に触れた時、訓配(1)式の右張が大きくなり発張条件がくずれ、犯扱が が止する様に各批抗観、容量を選ぶ事により、 人体が敵根20に照れると、入力拡抗33を続

に振れていた波形が、負母線Nに安定する。次に比較関略23の出力V。は、平滑回路24にに、入力波形ない。は、平滑回路24にで、入力波形ない。は、全体では、大力波形ない。は、大力変形が、は、大のワンシット回路25に、入力電圧V4があらい、アンショット回路25は、入力電圧V4があらいと、大力電圧V4があられたのに、あり、はあらかじめ決められて、はあらかに均決められた一定時間に母線Pとなる。

その時ペース電視制度抵抗34を適し、ドライブ用トラングスター35のペースに電流が流れ、いわゆるオープンコレクター方式にて出力信号が出力される。

をお、ドライブ用トラングスター35のコレクターには外部からの雑音による破壊を妨ぐ為に、保護案子36(例えば両万性シェナーダイオード)が接続されている。

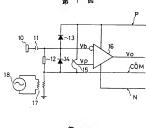
[発明の効果]

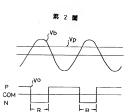
以上述べたように本発明によるタッチスイッナは、交流パイアスをもちいないので、感電ショックがなく非常に安全であり、しかも人体が幹電気を帯びて触収に触れても静電気ショックを受ることがなく、又、一定時間検出信号を確 を収得ることができるタッチスイッチを提供できる。

4. 図面の簡単な説明

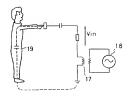
第1回位従来のタッチスイッチ回路を示す回路の、第2回は第1回に示す回路の入出力成形 医、第3回は第1回に示す回路の交流パイアス の原理を示す回、第4回は本発明によるタッチ スイッチ回路の一架施例を示すプロック回 5回は同実施例におけるポンドペスフィルクター 面路の特性函、第7回は同実施例の作用を説明 自函は同実施例におけるポンドペスフィルター 国路の特性函、第7回は同実施例の作用を説明 するための人出力仮形回である。

20…触板、21…発振回路、22…バンド パスフィルター回路、23…比較回路、24… 出願人代理人 并理士 鈴 江 武 彦

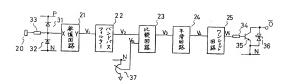








第 4 図



館 5 階

第 6 图

